

*** Chip Features

CAD Tools

CKT name : 鎖相迴路於脈波產生器之研究與設計(設計名稱) HSPICE
 Technology : 0.35um 3P3M SiGe BiCMOS(使用製程) OPUS
 Package : 28 DIP (包裝種類)
 Chip Size : 1.5 * 1.5 mm² (晶片面積 ; mm²)
 Transistor/Gate Count : 10CP / 6R / 630 MOS (電晶體/邏輯閘數)
 Power Dissipation : 10mW (功率消耗 ; mW)
 Max. Frequency : 150Mz (最高工作頻率 , MHz)
 Testing Results : function work partial work fail

